



## ISTITUTO DI ISTRUZIONE SUPERIORE

*“Michelangelo Buonarroti”*

*Via Velio Spano, 7 – 09036 Guspini (VS) Cod. fiscale 82002450920 – Cod. Min. CAIS009007*

*E-Mail: [buonarroti@tiscali.it](mailto:buonarroti@tiscali.it) - Web: <http://www.buonarrotiguspini.it> / - Tel. 0709783310 - 0709783042 - Fax 0709783373*

*Sede Associata: Via Velio Spano 7 09036 Guspini (VS) – Cod. Min. CATD00901D*

*Sede Associata: Via Svezia 10 09038 Serramanna (VS) – Cod. Min. CATF 00901Q [buonarroti.serramanna@tiscali.it](mailto:buonarroti.serramanna@tiscali.it) Tel 070 9139916 – Fax 070 9131170*

ANNO SCOLASTICO 2020/2021

# RIPARTIZIONE PROGRAMMA DIDATTICO SVOLTO CON RIFERIMENTO AL PROGRAMMA MINISTERIALE

<b>MATERIA</b>	<b>TELECOMUNICAZIONI</b>
<b>CLASSE</b>	<b>III<sup>^</sup>BI</b>
<b>INDIRIZZO</b>	<b>INFORMATICI</b>
<b>DOCENTI</b>	<b>MELIS ANTONIO (3h) – CONCAS ROBERTO (2h)</b>

**GUSPINI 10/06/2021**

## **Unità di Apprendimento 1**

### **UNA STORIA LUNGA E AFFASCINANTE**

**Sezione 1A** Le origini delle telecomunicazioni

**Sezione 1B** Dalla prima rivoluzione industriale alla nascita dell'elettronica

## **Unità di Apprendimento 2**

### **ELETTRICITÀ E RETI ELETTRICHE**

**Sezione 2A** Richiami di fisica

**Sezione 2B** Componenti e circuiti elettrici

**Sezione 2C** Reti elettriche

## **Unità di Apprendimento 3**

### **SEGNALI E STRUMENTI**

**Sezione 3A** Segnali

**Sezione 3B** Strumenti di misura

## **Unità di Apprendimento 4**

### **SISTEMI DIGITALI**

**Sezione 4A** Introduzione al digitale. Numerazione binaria

**Sezione 4B** Sistemi combinatori

**Sezione 4C** Sistemi sequenziali

**Sezione 4D** Sistemi programmabili

## **Unità di Apprendimento 7**

### **IL REGIME SINUSOIDALE**

**Sezione 7A** Componenti e circuiti

## ESERCITAZIONI DI LABORATORIO

1. Decodifica dei resistori;
2. Verifica della corrente e tensione nei resistori in serie e parallelo;
3. Esercitazione condensatori serie e parallelo
4. Verifica sulle porte logiche dei circuiti integrati TTL;
5. Verifica su circuiti combinatori TTL;
6. Verifica dei circuiti integrati TTL Multiplex e Demultiplex;
7. Half Adder – Full Adder e comparatori a due bit

Gli Studenti

I Docenti